

Michael Kogan
Digital ASIC Implementation and DFT Consultant

Lebenslauf



Geboren am 17.11.1971, verheiratet, eine Tochter 8 Jahre alt.
Staatsangehörigkeit: Israelisch mit unbefristetem Visum.

Berufliche Zielsetzung

Führungskraft und Fachexperte im digital ASIC Bereich mit dem Schwerpunkt Implementierung.

Profil

- Multikultureller und Mehrsprachiger digital ASIC Implementierung - Ingenieur mit 11 Jahren Berufserfahrung
- Erfahrung und technischen Fähigkeiten erlauben mir die Umsetzung verschiedenster Lösungen im Bereich digitalen ASIC Prozess Technik (RTL to GDSII)
- Fundierte Kenntnisse und praktische Erfahrung in der physikalischen Implementierung von Digital - ICs schwerpunktmäßig an Automobil-, Wireless-Telekommunikation-, Digital Mobile TV-, Mobile Phones-Geräten (System-on-Chip, High Speed, High-Density-und Low-Power-Designs Technik).
- Planung und Implementierung von Projekten sowie deren Qualitätsüberwachung.
- Selbst-Motivation, als Einzelperson oder als Teil eines Teams ermöglicht es mir unter hohem Druck zu arbeiten.

Beruflicher Werdegang

Michael Kogan
Digital ASIC Implementation and DFT Consultant

Digital ASIC Implementation/DFT Consultant
Freiberuflicher Ingenieur

Feb. 2009 – heute

Dienstleistungsportfolio:

- Layout (physikalische Implementierung) von digital IC: RTL to GDSII
- Design for test solutions: Setup Test-Konzepten, Scan-Ketter and Jtag Einbaum, stuck-at und at-speed ATPG, Iddq Testvektoren Produktion .
- FPGA-Entwicklung: von Spezifikation nach vertige Chip.
- Ramp-up für junge Ingenieure, Koordination von Start-up-Teams

Lead Service Application Engineer
Cadence Design Systems GmbH, München

Mai 2004 – Jan. 2009

(IC Digital Gruppe VCAD Abteilung)

- Projekt-Management: Zeitmanagement, Statement of Work (SOW), inhaltliche Definition sowie Überwachung
- Technische Leitungsfunktion für flache (einzige Ingenieur) und hierarchische (Multi Ingenieure) Designverantwortung; Arbeit in internationalen Teams mit Kollegen aus Russland, Israel, China, Indien und Europa
- Physikalische Implementierung: RTL-Synthese durch Platzierung, Layoutumsetzung und Implementierung; Physikalische Überprüfung und Tape-out von High-Performance-und Ultra-Low-Power-SOC-Designs (180nm - 65nm Technologien) für verschiedene Kunden in Russland, Israel und Europe
- Design for Test (DFT) Fachexperte:
 - Setup-Test-Konzepte für komplexe Designs
 - Scan-Kette einbauen mit und ohne Kompressionslogik
 - Boundary Scan (IEEE 1149.1) einbauen und Test-Vektoren produzieren
 - Power domain aware Scan-Kette einbauen und Test-Vektoren produzieren
 - Automatic Test Pattern Generation (ATPG) für stuck-at, at-speed, Iddq
- Customer relationship:
 - Methodik und Design-Umgebung einrichten
 - Ramp-up-Kunden-Team für die Arbeit und Umsetzung mit Cadence-Tools auf digitalen IC-Designs
 - Know-how-Transfer Trainings für Kunden und interne Teams am:
RTL Compiler, SOC Encounter, Encounter Test, Conformal Logic Equivalence Check, Zusammenarbeit mit Education Department of Cadence
- EDA Tools Nutzung: RTL Compiler, SOC Encounter, Celtic NDC, Fire and Ice (QX/QRC), ETS, Power Meter, Voltage Storm, Encounter Test, NCsim, Conformal Constraint Design, Conformal Logic Equivalence Check , PVS von Cadence.

Deutschstudium Volkshochschule, München

Oct. 2003 – Apr. 2004

Senior ASIC and FPGA Designer
Avnet EMG GmbH, München

Nov. 2001 – Sept. 2003

- Technische Leitung
- Layout von hoch Tempo (1 GHz) SOC designs mit LVDS driver und receivers at LSI Logic 180nm Technologie (mit Synopsys und LSI Logic Programmen)
- Design for Test (DFT) : scan-Ketter und Jtag Einbaum, stuck-at ATPG und Iddq Produktion und Simulation
- FPGA Programmierung für Xilinx SpartanII Technologien
- EDA Tools Nutzung: Design Compiler, DFT Compiler, Prime Time, VCS, Jupiter/Apollo von Synopsys, V-system/Modelsim von Mentor, FlexStream von LSI

Michael Kogan
Digital ASIC Implementation and DFT Consultant

Logic, Handle-C von Celoxica, Project Navigator von Xilinx, Simplify Pro, von Synplicity, FPGA Express von Synopsys

Senior ASIC Engineer

Sep. 2000 – Oct. 2001

AST Ltd, Ra'anana, Israel

- Technische Leitung
- Distributor von NEC und Chip Express ASIC-Arbiters in Israel
- Front-end Dienstleistungen: RTL Überprüfung und Synthesis, scan-Ketter and Jtag Einbaum, stuck-at ATPG und Iddq Testvektoren Produzierung und Simulierung.
- Vorberatung für Layout
- VHDL Programmierung für Telekommunikations- und Medical Kunden
- ASIC to ASIC Konvertierung von alten nach neuen ChipExpress Technologien
- EDA Tools Nutzung: Design Compiler, Primetime, VCS von Synopsys. Debussy von Novas, DFT Programme von Syntest, Data Book (Escalade), Visual HDL (Innoveda), V-system von Mentor, OpenCAD von NEC, check_all von ChipExpress

ASIC Application Engineer

Oct. 1997 – Sep. 2000

AST Ltd, Ra'anana, Israel

- Distributor von Chip Express ASIC-Arbiters in Israel
- Front-end Dienstleistungen: RTL Überprüfung und Synthesis, scan-Ketter and Jtag insertion, stuck-at ATPG und Iddq Einbau und Simulierung.
- Vorberatung für Layout
- FPGA to ASIC Konvertierung von Xilinx und Altera zu ChipExpress Technologien
- EDA Tools Nutzung: Leonardo von Exemplar, VCS von Viewlogic, DFT Produkten von Syntest, check_all von ChipExpress.

Weiterbildung

- **Physical implementation** (internal AE trainings at Cadence) :
SOC Encounter, Low Power Flow implementation with CPF
- **RTL coding and synthesis:**
Encounter RTL Compiler of Cadence, Advanced Chip Synthesis using Design Compiler of Synopsys, Advanced VHDL
- **Design for Test** (internes AE Training bei Cadence) :
RC-DFT, Encounter Test Jump Start and Deep Dive at Cadence
- **FPGA design:**
Xilinx FPGA and tools for professionals, Handle C using DK1 of Celoxica
- **ASIC vendor tools for digital circuit implementation:**
LSI FlexStream, NEC OpenCAD

Ausbildung

- | | |
|-------------|---|
| 1995 – 1997 | <ul style="list-style-type: none">• Tel-Hai college, Israel
Electronic Engineering |
| 1989 – 1990 | <ul style="list-style-type: none">• Technical school in Lvov, Ukraine
Electro-vacuum production |
| 1979 – 1989 | <ul style="list-style-type: none">• School in Lvov, Ukraine |

- **Sprachen:** English, Deutsch, Russisch, Hebräisch, Ukrainisch
- **Kunden und Kollegen feedback sind auf:**
<http://www.linkedin.com/in/michaelkogan> oder <http://www.ic-link.eu>